PATENT ABSTRACTS OF JAPAN

(11)Publication number:

62-009289

(43) Date of publication of application: 17.01.1987

(51)Int.Cl.

G04G 1/00 G03B 29/00

(21)Application number : 60-148263

(22)Date of filing:

08.07.1985

(72)Inventor: KITA KAZUNORI

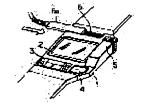
(71)Applicant: CASIO COMPUT CO LTD

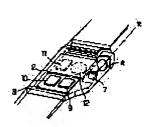
(54) ELECTRONIC WRIST WATCH WITH CAMERA

(57)Abstract:

PURPOSE: To increase an information processing capacity by imprinting the pickup image fed from a photo-lens to a solid-state image pickup element and by recording the picked up image data in a semiconductor memory.

CONSTITUTION: The mode switch M to change over a clock made and camera mode is provided in the electronic wrist watch with camera. The image of the object from the lens R is imaged to a solidstate image pickup element 7 when a photo-lens R is directed for the object by changing over the switch M thereof to a camera mode. In . this case, the image of the object imaged on the element 7 is fed to a control circuit 11 via an image signal processing circuit 9 and displayed on a liquid crystal display device 2. The device 2 there fore functions as a finder and by operating a shutter switch 4 with its confirma tion the image data equivatent to one picture fed from the





circuit 9 is written in order into a semiconductor memory 10. And since the photographing contents are displayed to the device 2 it can be confirmed whether the object is photographed well or not, also, the monitor display by a CRT, the recording into a floppy disc, etc. are enabled with the connection of the plug 6a of the external part apparatus to the terminal part 6 for interface.

LEGAL STATUS

[Date of request for examination]

[Date of sending the examiner's decision of rejection]

[Kind of final disposal of application other than the examiner's decision of rejection or application converted registration]

[Date of final disposal for application]

[Patent number]

[Date of registration]

[Number of appeal against examiner's decision of rejection]

[Date of requesting appeal against examiner's decision of rejection]

[Date of extinction of right]

Copyright (C); 1998,2003 Japan Patent Office

⑫ 公 開 特 許 公 報 (A)

昭62-9289

@Int_Cl_4

識別記号

庁内整理番号

43公開 昭和62年(1987)1月17日

G 04 G 1/00 G 03 B 29/00 G 04 G 1/00 N-6533-2F 6715-2H A-6533-2F

審査請求 未請求 発明の数 1 (全5頁)

49発明の名称

カメラ付電子腕時計

願 昭60-148263 ②特

23出 願 昭60(1985)7月8日

⑦発 明者 記

東京都西多摩郡羽村町栄町3丁目2番1号 カシオ計算機 株式会社羽村技術センター内

東京都新宿区西新宿2丁目6番1号

カシオ計算機株式会社 の出 顋 人 30代 理 弁理士 町田 俊正 人

1、発明の名称

カメラ付電子腕時計

2、特許請求の範囲

撮影レンズと、この撮影レンズからの撮像が写 し込まれる固体操像素子と、この固体操像素子に 写し込まれた画像データを記録する半導体メモリ とを具備してなることを特徴とするカメラ付電子 腺時計.

3、 発明の詳細な説明

[発明の技術分野]

この発明は電子カメラを組み込んだカメラ付電 子腕時計に関する。

[発明の背景]

従来の銀塩写真フィルムを用いたスチルカメラ では形状的に小型のものも多数実用化されている が、フィルム、現像工程が必要である等の面で不 便な点が多く、微動性や情報処理能力が要求され る携帯用面像記録装置として使用するには原理的 に不向きであり、また、特に形状を小型化したも のでは記録画像の品質低下や機能の縮小を余儀な くされていだ。

[発明の目的]

この発明は上述した事情を背景になされたもの で、その目的とするところは、携帯性と情報処理 能力が優れ機動性の高いカメラ付電子腕時計を提 供することにある。

[発明の要点]

この発明は上述した目的を達成するために撮影 レンズからの過像を固体過像素子に写し込むと共 に、この固体操像素子に写し込まれた撮影データ を半導体メモリに記録する電子カメラを内蔵する ようにした点を要冒とするものである。

[第1実施例]

以下、この発明の第1実施例を第1図~第3図 に基づいて具体的に説明する。第1図は電子カメ ラ付電子腕時計の外題図、第2図はその内部構造 を示している。図中1は時計本体で、この時計木 体1の前面部には液晶表示装置2、キーボード 3、シャッタースイッチ4が設けられている。 液 動されるもので、電子カメラの再生機能、撮影に 取しては、ファインダー表示機能として用いられ ると共に、通常は時刻表示の為に用いられる。ま た、キーボード3には時計用の各種のキーの他、 時計モードとカメラモードとを切替るモードスイ ッチM、電子カメラで写し取った画像データを被 晶波示装置2に1面面分ずつ衷示させる場合に使 用される画像送りスイッチ等が設けられている。 また、時計本体1の一個部即ち、同パンド取付部 に対して直交する一個部(図中右側部)には撮影 レンズRが収納されているレンズ歳胴体(熔体) 5 が時計本体 1 と一体的に取り付けられている。

第3図はこのカメラ付電子腕時計のプロック回 路図である。撮影レンズRからの被写体像は絞り 機構5aを介して固体操像素子7に送られる。こ の固体操像套子?に写し込まれた機像データは画 像包号処理回路9からの読込みクロックaにした がって読出されて画像信号処理回路9に送られ る。そして、この画像処理信号回路9から制御回 路11からの信号bにしたがって送出された機像 データは、撮像記録媒体としての半導体メモリ1 0 にむき込まれると共に、制御回路 1 1 を介して 被晶変示装置 2 に送られて表示される。半導体メ モリ10はRAM(ランダムアクセスメモリ)に よって構成され、例えば24画面分の撮像データ を配値可能なもので、制御回路 1.1 からの信号 c でその書込み、読み出し動作が実行される。制御 回路11には時計回路部11aが設けられてお り、この時計回路部11aで得られた時期情報は 液晶表示装置2に送られて表示される。また、顔 御回路11にはインターフェイス用端子部 6 が接 統されており、外部機器との間でデータの投受を

また、時計木体1の一方のバンド取付部付近には、外部機器とのインタフェース用端子部 6 が設けられている。なお、この端子部 8 には外部機器のインタフェースプラグ 8 a が第 1 図矢印方向から挿入されて接続されるようになっている。

そして、上記筒体 5 内には撮影レンズRの光軸上に撮影レンズRからの被写体像が結婚体操を素子 7 が収納されている。この固体操像素子 7 が収納されては C C D (C harre C C D (C harre C C D を使用したでで C O upled D イメージセンサであるが、MOSイメージ・センサードは 1 画面 次の分布を使用して、このイメージ・センサードは 1 画面 次の分布を使いまれ、このイメージを必要を使用していまれ、このイメージを必要を使用している。 で 数字体像の 数字 体像の はい た ひとによって おかした 西像が電気信号に変み出される。

また、時計ケース1の内部には、回路基板8上に画像信号処理回路9、画像データ記録用半導体メモリ10、制御回路11等が搭載されている。また12は電影電池である。

実行する。さらに制御回路11にはスイッチ入力 部13から操作スイッチに対応するスイッチ入力 信号が与えられ、これに応じて制御回路11では スイッチ入力動作が実行される。

なお、木実施例の電子カメラは自動露出、オートフォーカス機能等を備え、マニュアル操作としてはシャッタースイッチ4のみで撮影を可能としたオートカメラである。

次に上記実施例の動作について説明する。通常、液晶表示装置2には時計回路部 i l a で得られた時刻情報がデシタル表示されている。

て機能し、これを確認して過影者はシャッタースイッチ4を操作する。これによって、 両像信号処理回路 9 からの 1 画面分の画像データが半導体メモリ1 0 に順次書込まれることになる。このように優影に際してシャッタースイッチ4 が押される年に被写体像が固体操像素子7 に写し込まれて半導体メモリ1 0 に記録されるので、半導体メモリ1 0 には 2 4 画面分の画像データが写した順序にしたがって順次記録されることになる。

しかして、撮影内容は液晶表示装置2に表示さこれるので、いま撮った被写体が良好に撮影することができたかをその表示を見れば確認することができ、もし失敗した場合には回一被写体を確認するののはよい。 画像はいいのはないのできないできる。 また、 イッチを操作すれば所望なるとができる。 オラグ 6 a を アェイス用端子部 6 に外部機器の プラグ 6 a を 接続させれば C R T によるモニタ表示やフロッピーディスクへの記録等が可能となる。

このように本実施例においては、腕時計に電子

また下部ケース 2 1 内はメモリカセット 2 8 が収 納可能となっており、第 4 図矢印 Y 方向から差し 込まれたメモリカセット 2 8 は、そのインターフェイス端子部 2 8 a が下部ケース 2 1 内のインタ ーフェイスコネクタ 2 9 に接続される。メモリカ カメラを組み込んだから、常時携帯できるようになり、従来の小型カメラに比べて携帯性、機動性の点で極めて優れたものとなると共に緊急時でもその場で両像配録が可能となり、機動性の高いものとなる。また、撮影日時等のデータも画像に写し込むようにすれば、情報配録機能を高めることができ、しかも外部機器への画像伝送が可能となる。

[第2実施例]

次に、この発明の第2実施例を第4図~第7図を参照して説明する。本実施例は光学系の取付位置が異なる他、メモリカセットを時計本体に対対して治院自在に取付可能とした点等が異なり、他は上記第1実施例と同様に構成されているので、中では同一符号をもって示し、その説明を省区のは同一符号をもって示し、その説明を省区のは第4回、第6回は外側のはがある。そして、本実施例においては時計なんが上部ケース21、下部ケース22に分割され

セット 2 8 には画像データ記憶用半導体メモリ 3 0 およびデータ保持用のバックアップ電池 3 1 が収納されている。

第7 図はこのカメラ付電子腕時計のブロック回路図を示し、半導体メモリ10 に配位された画像データが制御回路11の制御下でメモリカセット 2 8 内の半導体メモリ30 に転送されるようになっている。

しかして、このように構成された本実施例においても上記第1実施例と同様の効果を有する他、 メモリカセット28が着脱交換可能であるから、 情報処理上便利なものとなる。

なお、この免明は上記各実施例に限定されず、 この発明を逸脱しない範囲において種々変形応用 可能である。

[発明の効果]

この免明は以上詳細に説明したように、 撮影レンズからの 撮像を 固体撮像素子に 写し込むと共に、この 固体操像素子に写し込まれた撮影データ

を半導体メモリに記録する電子カメラを内蔵する ようにしたから携帯性と物報処理能力が優れ機動 性が高くなる等の効果を有する。

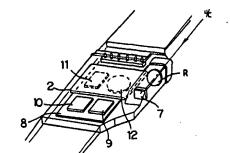
4、図面の簡単な説明

第1日の一第3日はこの発明の第1実施例を示し、第1日は外観図、第2日は構造図、第3日は プロック回路図、第4日~第7日はこの発明の第 2実施例を示し、第4日は上部ケースを閉じた状態の外観図、第5日は上部ケースを開いた状態の外観図、第5日は上部ケースを開いた状態での内部構造図、第7日はプロック回路図である。

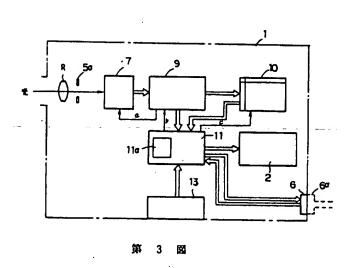
7 …… 固体慢像素子、 1 0 … … 半導体メモリ、 1 1 … … 御御回路、 R … … 撮影レンズ。

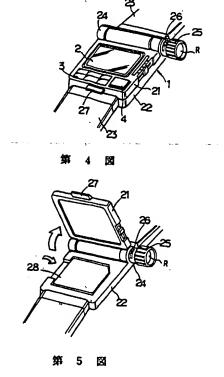
特許出願人 カシオ計算機株式会社

代理人 升度士 町 田 俊 正形印度



第 2 図





-516-

